**PROGRAM SEMESTER**

MATA PELAJARAN : ELEKTRONIKA DIGITAL DAN KOMPUTER

KELAS : X

TAHUN PELAJARAN : 2013/ 2014

SEMESTER : GASAL

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **Sub Kompetensi** | **Jumlah Jam Pelajaran** | **Bulan** | | | | | | **Ket** |
| **7** | **8** | **9** | **10** | **11** | **12** |
| **KONSEP ELEKTRONIKA DIGITAL** |  |  |  |  |  |  |  |  |
| 1. Mengidentifikasi Sistem Bilangan | 6 |  |  |  |  |  |  |  |
| 1. Mengidentifikasi KODE KOMPETENSI ASCII | 4 |  |  |  |  |  |  |  |
| 1. Penguasaan jenis dan ragam gerbang logika | 4 |  |  |  |  |  |  |  |
| 1. Prosedur baku membuat table kebenaran dari persamaan logika | 4 |  |  |  |  |  |  |  |
| 1. Penguasaan prinsip kerja counter modulo-n | 4 |  |  |  |  |  |  |  |
| 1. Identifikasi jenis dan ragam flip-flop | 6 |  |  |  |  |  |  |  |
| 1. Penguasaan fungsi arsitektur bus dan koneksi antar bagiannya | 4 |  |  |  |  |  |  |  |
| 1. Prosedur baku merangkai tampilan angka dan huruf | 4 |  |  |  |  |  |  |  |
| 1. Identifikasi karakteristik kerja clock pada computer | 4 |  |  |  |  |  |  |  |
| 1. Prosedur operasi dan konfigurasi computer beserta arsitektur komputer | 6 |  |  |  |  |  |  |  |
| 1. Prosedur baku pembuatan diagram alir dan fungsi masing-masing blok dalam system computer | 4 |  |  |  |  |  |  |  |
| 1. Penguasaan fungsi dan peran masing-masing blok dalam mikroprosesor | 6 |  |  |  |  |  |  |  |

|  |  |  |
| --- | --- | --- |
|  | Kalasan, September 2013 | |
|  |  | Mahasiswa,  Amalia Ima Nur Jayanti  NIM. 10520244029 |
|  | Mengetahui, |  |
| Kepala SMK Muda Patria  Handa Widyantara, S. TP. |  | Guru Mata Pelajaran  Puji Rahayu, S.Pd. |